# **ISIS Proteus**

## Table des matières

<i>L</i>
3
3
4
5
6
6
6
6
8

Proteus est une suite de logicielle permettant la CAO électronique éditée par la société Labcenter Electronics. Proteus est composé de deux logiciels principaux : ISIS, permettant entre autres la création de schémas et la simulation électrique, et ARES, dédié à la création de circuits imprimés.



### 1. Insérer un équipement ou un composant

Clic droit sur la grille, choisir « Placer ».



### 2. Choix des composants

Indiquer le mot clef correspondant au circuit :

- nand, nor, xor, ... (porte)
- minres, ... (résistance)
- 741, ... (modèle ampli op, ...)
- . . . ? **Pick Devices** Mots clés: <u>Résultats (16):</u> Prévisu XOR: Bibliothèque Description xor Device Digital Primitive [XOR\_2] Identique sur tous les mots? 10113 ECL Quad 2-Input XOR, With Enable 4030 CMOS Quad XOR Gate Uniquement devices simulables? 4030.IEC CMOS Quad XOR Gate Catégorie: 4070 CMOS Quad XOR Gate 4070.IEC CMOS Quad XOR Gate CMOS 4000 series 74HC386 74HC Quad 2-Input XOR Gate ECL 10000 Series 74HC386.IEC 74HC Quad 2-Input XOR Gate Modelling Primitives 74LS386 74LS Quad 2-Input XOR Gate Simulator Primitives 74LS386.IEC 74LS Quad 2-Input XOR Gate TTL 74HC series 74S135 74S Quad XOR/NOR Gates TTL 74LS series FUNCTION\_2\_2 DSIMMDLS Universal N-Bit ALU Digital Primitive Model With Swap, N TTL 74S series FUNCTION\_4\_4 DSIMMDLS Universal N-Bit ALU Digital Primitive Model With Swap, N FUNCTION\_4\_8 DSIMMDLS Universal N-Bit ALU Digital Primitive Model With Swap, N XOR ACTIVE Simple 2 Input XOR Gate XOR 2 DSIMMDLS XOR (Exclusive-OR) Gate Digital Primitive XOR\_9 DSIMMDLS XOR (Exclusive-OR) Gate Digital Primitive Visu PCB: Sous-catégorie: Pas de package Eabricant:

#### 3. Choix du générateur

Dans « choix des composants », indiquer :

• VSOURCE : générateur de tension continue

<

- CSOURCE : générateur de courant continu
- ...

-

Annuler

<u>0</u>K

>

#### 3.1. Générateur d'horloge

Choisir Clock, puis régler la fréquence d'horloge.



#### 3.2. Générateur de trame binaire

Choisir Pattern, donner la durée d'un bit et indiquer la trame (L pour niveau Bas, H pour niveau Haut)

Digital P	attern Generator Properties ? ×
Nom générateur: Types analogiques DC Sine Pulse Pwlin File Audio Exponent SFFM Easy HDL Types numériques Steady State Single Edge Single Edge Single Pulse Clock Pattern Easy HDL	Etat initial: Bas ▼ Premier front à (S): 0 € Timing: ▼ Durées '1'/'0' identiques?
	Pulse width (Secs):     5m       Temps '0' (Secs):     🚍
	Transitions Séquence continue d'impulsions Déduite de la longueur du pattern Nombre de fronts fixe:
	Pattern de bit Suite d'impulsions standard Haut-Bas
	CHHLLHHLL
<ul> <li>☐ Source de courant?</li> <li>☐ Isoler avant?</li> <li>☐ Edition manuelle?</li> <li>☑ Cacher propriétés?</li> </ul>	OK Annuler

## 4. Réalisation du montage

NB : molette pour zoomer, touche F5 pour se déplacer.

#### 4.1. Orienter les composants



- 1. sélectionner le composant
- 2. click droit pour obtenir le menu contextuel

#### 4.2. Relier les composants



## 5. Faire fonctionner le montage

Clic en bas à gauche de la fenêtre.



## 6. Réglage de l'oscilloscope

Régler sur chaque voie :

- le type de signal (AC pour analogique, DC pour numérique ou OFF pour enlever la voie)
- la sensibilité

Ainsi que :

- la voie de synchronisation
- la base de temps



Besoin d'aide supplémentaire ? Cliquez sur le bouton

